

RPS DAN RENCANA TUGAS MAHASISWA

DASAR TEKNIK DIGITAL

Disusun oleh:

Dr. Eng. Panca Mudjirahardjo, S.T.,M.T.



UNIVERSITAS BRAWIJAYA
2019

KATA PENGANTAR

Dengan dikeluarkannya Standar Nasional Pendidikan Tinggi (SNPT), berdasarkan Permenristekdikti no. 44 tahun 2015 sudah selayaknya pelaksanaan proses pembelajaran mengikuti standar yang berlaku. Untuk memenuhi kebutuhan tersebut diwajibkan adanya Rencana Pembelajaran Semester (RPS) untuk setiap mata kuliah. Berikut adalah RPS dan rencana tugas mahasiswa untuk mata kuliah Dasar Teknik Digital yang didasarkan dari Panduan Penyusunan Kurikulum Pendidikan Tinggi yang diterbitkan oleh Kementerian Riset Teknologi dan Pendidikan Tinggi tahun 2016. Bentuk format dasar ini masih memungkinkan untuk dikembangkan mengikuti kebutuhan Program Studi dengan sifat keilmuannya masing-masing.

Rencana Pembelajaran Semester menurut SNPT tahun 2015, minimal harus memuat (a) nama program studi, nama dan kode mata kuliah, semester, sks, nama dosen pengampu; (b) capaian pembelajaran lulusan yang dibebankan pada mata kuliah; (c) kemampuan akhir yang direncanakan pada tiap tahap pembelajaran untuk memenuhi capaian pembelajaran lulusan; (d) bahan kajian yang terkait dengan kemampuan yang akan dicapai; (e) metode pembelajaran; (f) waktu yang disediakan untuk mencapai kemampuan pada tiap tahap pembelajaran; (g) pengalaman belajar mahasiswa yang diwujudkan dalam deskripsi tugas yang harus dikerjakan oleh mahasiswa selama satu semester; (h) kriteria, indikator, dan bobot penilaian; dan (i) daftar referensi yang digunakan.

Malang, 5 Agustus 2019

Tim Penyusun



UNIVERSITAS BRAWIJAYA

FAKULTAS TEKNIK

JURUSAN TEKNIK ELEKTRO / PROGRAM STUDI TEKNIK ELEKTRO

RENCANA PEMBELAJARAN SEMESTER

MATA KULIAH	KODE	RUMPUN MATA KULIAH	BOBOT (sks)	SEMESTER	Tgl. Penyusunan
Dasar Teknik Digital	TKE60005	Dasar Teknik Elektro	3	2	5 Agustus 2019
OTORISASI	Dosen Pengembang RPS	Koordinator RMK	Ka Prodi		
	Dr. Eng. Panca Mudjirahardjo, M.T.	Dr. Ir. Sholeh Hadi Pramono, M.S.	Rahmadwati, ST, MT, Ph.D		
Capaian Pembelajaran	CPL PRODI				Indikator Kinerja
	CP-1	Mampu mengaplikasikan matematika, fisika, statistik, metode numerik dan teori medan elektromagnetik untuk analisis di bidang teknik elektro.			CP-1 a,b.
	CP-8	Mampu menggunakan metode, piranti keteknikan, ketrampilan, piranti teknik modern dan teknologi informasi untuk praktek keteknikan.			CP-8 a,b.
	CP – MK				
	CPMK-1	Mahasiswa mampu menerapkan postulat dan teorema aljabar boolean, dan penyederhanaan dengan peta Karnaugh dan Tabulasi, dan hukum-hukum rangkaian logika dasar di bidang rangkaian elektronika digital.			CP-1 a,b.
	CPMK-2	Mahasiswa mampu menganalisa dan merancang rangkaian logika kombinasional.			CP-8 a.
	CPMK-3	Mahasiswa mampu menganalisa dan merancang rangkaian logika sekuensial.			CP-8 b.
Deskripsi Singkat MK	Mata kuliah ini menjelaskan aljabar Boole sebagai dasar teknik digital, penyederhanaan fungsi serta aplikasinya ke dalam gerbang-gerbang logika pembentuk rangkaian logika kombinasi dan sekuensial.				

Materi Pembelajaran / Pokok Bahasan	1) Sistem bilangan dan kode. 2) Aljabar Boole. 3) Peta Karnaugh. 4) Metode tabulasi. 5) Gerbang logika. 6) Logika kombinasional. 7) Logika sekuensial.	
Pustaka	Utama	1) Mano, M. Morris, and Kime, Charles, Logic and Computer Design Fundamentals. New Jersey: Prentice-Hall, 2007. 2) Mismail, Budiono, Dasar-Dasar Logika Digital. Bandung: Penerbit ITB, 1998.
	Pendukung	1) Mano, M. Morris, Digital Logic and Computer Design. New Jersey: Prentice- Hall, 2000. 2) Nelson, Victor P., Nagle, H. Troy, Carroll, Bill D., and Irwin, David. Digital Logic Circuit Analysis and Design New Jersey: Prentice-Hall, 1995.
Media Pembelajaran	Perangkat Lunak :	Perangkat Keras :
	-	LCD/ Projector/HDMI-to-VGA cable/Laptop.
Team Teaching	-	
Mata Kuliah Syarat	-	

Minggu ke-	Sub-CP-MK (sebagai kemampuan akhir yang diharapkan)	Indikator	Kriteria & Bentuk Penilaian	Metode Pembelajaran (Kuliah / Tugas / bentuk pembelajaran lain)	Waktu (Durasi)	Materi Pembelajaran / Bahan Kajian [Pustaka]
1	Memahami pengertian dan aplikasi rangkaian elektronika digital.	Mahasiswa mengetahui pokok-pokok bahasan yang akan dipelajari dalam mata kuliah ini, buku referensi dan sistem penilaian.	Kriteria: tepat menjawab Bentuk: QA/tanya-jawab dalam kuliah,	Ceramah, tanya jawab	3x50"	Pendahuluan dan perkenalan.
2	- Mahasiswa memahami dan mampu melakukan operasi aritmatika.	- Mahasiswa dapat melakukan konversi antar sistem bilangan radik 2,8,10 dan 16 dan BCD	Kriteria: tepat menjawab	Ceramah, tanya jawab & diskusi	3x50"	Sistem Bilangan dan Kode.

Minggu ke-	Sub-CP-MK (sebagai kemampuan akhir yang diharapkan)	Indikator	Kriteria & Bentuk Penilaian	Metode Pembelajaran (Kuliah / Tugas / bentuk pembelajaran lain)	Waktu (Durasi)	Materi Pembelajaran / Bahan Kajian [Pustaka]
	- Mahasiswa memahami kode.	- Mahasiswa dapat menjelaskan minimal 2 sistem pengkodean - Mahasiswa dapat melakukan operasi aritmatika dalam sistem bilangan radik 2,8,10, 16 dan BCD	Bentuk: QA/tanya-jawab dalam kuliah, dan post test.			
3	- Mahasiswa dapat melakukan konversi bilangan, pengkodean dan operasi aritmatika dalam sistem bilangan.	- Mahasiswa dapat melakukan konversi antar sistem bilangan radik 2,8,10 dan 16 dan BCD - Mahasiswa dapat menjelaskan minimal 2 sistem pengkodean - Mahasiswa dapat melakukan operasi aritmatika dalam sistem bilangan radik 2,8,10, 16 dan BCD	Kriteria: tepat menjawab pertanyaan Quis. Bentuk: Tes tulis tertutup.	Ceramah, diskusi, tanya jawab,	3x50"	Sistem Bilangan dan Kode.
4	Mahasiswa memahami Postulat dan Teorema Boole.	Mahasiswa mampu menggunakan Postulat dan Teorema Boole dalam penyederhanaan fungsi.	Kriteria: tepat menjawab Bentuk: QA/tanya-jawab dalam kuliah, dan post test.	Ceramah, diskusi, tanya jawab,	3x50"	Aljabar Boole.
5	Mahasiswa mampu menggunakan peta Karnaugh untuk penyederhanaan fungsi.	Mahasiswa mampu menggunakan Karnough-Maps dalam penyederhanaan fungsi SOP/POS.	Kriteria: tepat menjawab Bentuk: QA/tanya-jawab dalam kuliah, dan post test.	Ceramah, diskusi, tanya jawab,	3x50"	Peta Karnaugh.
6	Mahasiswa mampu menggunakan metode Tabulasi untuk penyederhanaan fungsi.	Mahasiswa mampu melakukan penyederhanaan fungsi dengan metode Tabulasi.	Kriteria: tepat menjawab Bentuk: QA/tanya-jawab	Ceramah, diskusi, tanya jawab	3x50"	Metode Tabulasi.

Minggu ke-	Sub-CP-MK (sebagai kemampuan akhir yang diharapkan)	Indikator	Kriteria & Bentuk Penilaian	Metode Pembelajaran (Kuliah / Tugas / bentuk pembelajaran lain)	Waktu (Durasi)	Materi Pembelajaran / Bahan Kajian [Pustaka]
			dalam kuliah, dan post test.			
7	<ul style="list-style-type: none"> - Mahasiswa mengetahui prinsip kerja Gerbang dasar. - Mahasiswa dapat membuat diagram logika. - Mahasiswa dapat menganalisis diagram logika. 	<ul style="list-style-type: none"> - Mahasiswa dapat menggambar diagram logika dari sebuah ekspresi. - Mahasiswa dapat membuat ekspresi dari sebuah diagram logika. 	Kriteria: tepat menjawab Bentuk: QA/tanya-jawab dalam kuliah, dan post test.	Ceramah, diskusi, tanya jawab	3x50"	Gerbang Logika.
8	UTS					
9	Mahasiswa mengenal logika kombinasi.	Mahasiswa mengenal jenis rangkaian logika kombinasional (encoder, decoder, multiplexer, demultiplexer, adder, subtractor)	Kriteria: tepat menjawab Bentuk: QA/tanya-jawab dalam kuliah, dan post test.	Ceramah, diskusi, tanya jawab	3x50"	Logika Kombinasional.
10	<ul style="list-style-type: none"> - Mahasiswa mampu menganalisis rangkaian logika kombinasional. - Mahasiswa mampu mensintesis rangkaian logika kombinasional. 	<ul style="list-style-type: none"> - Mahasiswa mampu menganalisis 1 jenis rangkaian logika kombinasional (encoder, decoder, multiplexer, demultiplexer, adder, subtractor) - Mahasiswa mampu mensintesis 1 jenis rangkaian logika kombinasional. 	Kriteria: tepat menjawab Bentuk: QA/tanya-jawab dalam kuliah, post test dan tugas.	Presentasi, diskusi & tanya jawab.	3x50"	Logika Kombinasional.
11	- Mahasiswa mampu menganalisis rangkaian logika kombinasional.	- Mahasiswa mampu menganalisis 1 jenis rangkaian logika kombinasional (encoder, decoder, multiplexer, demultiplexer,	Kriteria: tepat menjawab pertanyaan Quis.	Ceramah, diskusi, tanya jawab	3x50"	Gerbang Logika dan Logika Kombinasional.

Minggu ke-	Sub-CP-MK (sebagai kemampuan akhir yang diharapkan)	Indikator	Kriteria & Bentuk Penilaian	Metode Pembelajaran (Kuliah / Tugas / bentuk pembelajaran lain)	Waktu (Durasi)	Materi Pembelajaran / Bahan Kajian [Pustaka]
	- Mahasiswa mampu mensintesis rangkaian logika kombinasional.	adder, subtractor) - Mahasiswa mampu mensintesis 1 jenis rangkaian logika kombinasional.	Bentuk: Tes tulis tertutup.			
12	Mahasiswa memahami rangkaian sekuensial.	- Mahasiswa mengenal jenis rangkaian logika skuensial - Mahasiswa mampu menganalisis prinsip kerja flip-flop (SR, D, JK)	Kriteria: tepat menjawab Bentuk: QA/tanya-jawab dalam kuliah, dan post test.	Presentasi, diskusi & tanya jawab.	3x50"	Logika sekuensial.
13	Mahasiswa mampu menganalisis rangkaian Sekuensial.	Mahasiswa mampu menganalisis 1 buah rangkaian logika sekuensial.	Kriteria: tepat menjawab Bentuk: QA/tanya-jawab dalam kuliah, dan post test.	Presentasi, diskusi & tanya jawab.	3x50"	Logika sekuensial.
14	Mahasiswa mampu mensistesis rangkaian Sekuensial.	Mahasiswa mampu mensintesis 1 buah rangkaian logika sekuensial.	Kriteria: tepat menjawab Bentuk: QA/tanya-jawab dalam kuliah, post test dan tugas.	Presentasi, diskusi & tanya jawab.	3x50"	Logika sekuensial.
15	Mahasiswa mampu mensistesis rangkaian Sekuensial.	Mahasiswa mampu mensintesis 1 buah rangkaian logika sekuensial.	Kriteria: tepat menjawab Bentuk: QA/tanya-jawab dalam kuliah,	Presentasi, diskusi & tanya jawab.	3x50"	Logika sekuensial.

Minggu ke-	Sub-CP-MK (sebagai kemampuan akhir yang diharapkan)	Indikator	Kriteria & Bentuk Penilaian	Metode Pembelajaran (Kuliah / Tugas / bentuk pembelajaran lain)	Waktu (Durasi)	Materi Pembelajaran / Bahan Kajian [Pustaka]
			post test dan tugas.			
16	UAS					

Tabel Bobot Tugas Terhadap Capaian CPMK

No	Nama Penilaian	Metode	CPMK Dinilai	Bobot %
1	Tugas	Tulis	CPMK 1 CPMK 2 CPMK 3	5 % 5 % 5 %
2	Ujian Tengah Semester (UTS)	Ujian Tulis	CPMK 1 CPMK 2	20 % 20 %
3	Ujian Akhir Semester	Ujian Tulis	CPMK 2 CPMK 3	22,5 % 22,5 %
Total				100 %



UNIVERSITAS BRAWIJAYA

FAKULTAS TEKNIK

JURUSAN TEKNIK ELEKTRO / PROGRAM STUDI SARJANA

RENCANA TUGAS MAHASISWA (1)

MATA KULIAH	Dasar Teknik Digital				
KODE MK	TKE60005	Sks	3	Semester	2
DOSEN PENGAMPU	Dr. Eng. Panca Mudjirahardjo, S.T.,M.T.				
BENTUK TUGAS					
Pekerjaan rumah.					
JUDUL TUGAS					
Perancangan rangkaian logika kombinasi.					
SUB CAPAIAN PEMBELAJARAN MATA KULIAH					
<ul style="list-style-type: none">- Mahasiswa mengetahui prinsip kerja Gerbang dasar.- Mahasiswa dapat membuat diagram logika.- Mahasiswa dapat menganalisis diagram logika.- Mahasiswa mengenal logika kombinasi.- Mahasiswa mampu menganalisis rangkaian logika kombinasi.- Mahasiswa mampu mensintesis rangkaian logika kombinasi.					
DESKRIPSI TUGAS					
Diberikan suatu fungsi dengan beberapa masukan dan keluaran. Mahasiswa diberi tugas untuk menyederhanakan fungsi yang diberikan kemudian menyusunnya dalam bentuk rangkaian logika kombinasi.					
METODE Pengerjaan Tugas					
<ol style="list-style-type: none">1. Membuat tabel kebenaran dari fungsi yang diberikan.2. Penyederhanaan fungsi yang diberikan.3. Implementasi fungsi tersebut dengan gerbang logika kombinasi.					
BENTUK FORMAT LUARAN					
<ol style="list-style-type: none">A. Obyek Pekerjaan : perancangan.B. Bentuk Luaran : rangkaian logika kombinasi dengan pemakaian gerbang yang paling sederhana.					

INDIKATOR, KRITERIA DAN BOBOT PENILAIAN	
a. Pembentukan tabel kebenaran (20%) b. Penyederhanaan fungsi (30%) c. Rangkaian logika kombinasi (50%)	
JADWAL PELAKSANAAN	
Uraian kegiatan: Perancangan rangkaian yang diinginkan.	Waktu / durasi: 1 minggu.
LAIN-LAIN YANG DIPERLUKAN:	
-	
DAFTAR RUJUKAN PENYELESAIAN TUGAS	
1) Mano, M. Morris, and Kime, Charles, Logic and Computer Design Fundamentals. New Jersey: Prentice-Hall, 2007. 2) Mismail, Budiono, Dasar-Dasar Logika Digital. Bandung: Penerbit ITB, 1998.	



UNIVERSITAS BRAWIJAYA

FAKULTAS TEKNIK

JURUSAN TEKNIK ELEKTRO / PROGRAM STUDI SARJANA

RENCANA TUGAS MAHASISWA (2)

MATA KULIAH	Dasar Teknik Digital				
KODE MK	TKE60005	Sks	3	Semester	2
DOSEN PENGAMPU	Dr. Eng. Panca Mudjirahardjo, S.T.,M.T.				
BENTUK TUGAS					
Pekerjaan rumah.					
JUDUL TUGAS					
Perancangan rangkaian logika sekuensial.					
SUB CAPAIAN PEMBELAJARAN MATA KULIAH					
- Mahasiswa mampu menganalisis rangkaian logika sekuensial. - Mahasiswa mampu mensintesis rangkaian logika sekuensial.					
DESKRIPSI TUGAS					
Diberikan suatu diagram keadaan fungsi dengan beberapa masukan dan keluaran. Mahasiswa diberi tugas untuk menyederhanakan fungsi yang diberikan kemudian menyusunnya dalam bentuk rangkaian logika sekuensial.					
METODE Pengerjaan Tugas					
1. Membuat tabel kebenaran dari fungsi yang diberikan. 2. Penyederhanaan fungsi yang diberikan. 3. Implementasi fungsi tersebut dengan gerbang logika sekuensial.					
BENTUK FORMAT LUARAN					
A. Obyek Pekerjaan : perancangan. B. Bentuk Luaran : rangkaian logika sekuensial dengan pemakaian gerbang yang paling sederhana.					
INDIKATOR, KRITERIA DAN BOBOT PENILAIAN					
a. Pembentukan tabel kebenaran (20%) b. Penyederhanaan fungsi (30%) c. Rangkaian logika sekuensial (50%)					

JADWAL PELAKSANAAN	
Uraian kegiatan: Perancangan rangkaian yang diinginkan.	Waktu / durasi: 1 minggu.
LAIN-LAIN YANG DIPERLUKAN:	
-	
DAFTAR RUJUKAN PENYELESAIAN TUGAS	
1) Mano, M. Morris, and Kime, Charles, Logic and Computer Design Fundamentals. New Jersey: Prentice-Hall, 2007. 2) Mismail, Budiono, Dasar-Dasar Logika Digital. Bandung: Penerbit ITB, 1998.	